

Βασίλης Παπαδάκης, M.A.Sc.

Ανδρέα Πολέντα 9
Χανιά, Κρήτη 731 32

☎ Work : 28210-37509, e-mail: vrapadakis@isc.tuc.gr

☎ Cell : 6974748687

Περίληψη

Μηχανικός ανάπτυξης λογισμικού & ελέγχου, με πολυετή εμπειρία σε εταιρείες τηλεπικοινωνιών και εταιρείες τεχνολογίας αιχμής. Με εμπειρία σε RealTime λειτουργικά συστήματα, πρωτόκολλα επικοινωνίας, system management, system integration. Με σημαντική εμπειρία στη σχεδίαση και έλεγχο πολύπλοκων embedded systems. Με γνώσεις σε επίπεδο system engineering που εκτείνεται από σχεδίαση αλγορίθμων έως και system specification & integration. Με ικανότητες και εμπειρία στην επίλυση πολύπλοκων προβλημάτων. Καλή χρήση τόσο του γραπτού όσο και του προφορικού λόγου, με δυνατότητα γρήγορης προσαρμογής σε νέο περιβάλλον εργασίας.

Competencies

- | | |
|------------------------------------------------------------------------------------|----------------------------------------------------------------|
| <input type="checkbox"/> Modern software design and validation work flows | <input type="checkbox"/> Embedded systems/Real-time software |
| <input type="checkbox"/> Design implementation in Visual Studio, NetBeans, Tornado | <input type="checkbox"/> System integration and test |
| <input type="checkbox"/> UNIX Scripting | <input type="checkbox"/> Network protocols (IP, TCP, SNMP etc) |
| <input type="checkbox"/> Software debugging and troubleshooting | <input type="checkbox"/> Network administration |
| <input type="checkbox"/> Satellite communications systems (DVB-RCS) | <input type="checkbox"/> Technical documentation |
| | <input type="checkbox"/> System management |

Εμπειρία

ΤΜΗΜΑ ΤΗΛ/ΝΙΩΝ & ΔΙΚΤΥΩΝ ΠΟΛΥΤΕΧΝΕΙΟΥ ΚΡΗΤΗΣ.

011/2006 –Σήμερα

Systems Engineer

Υπεύθυνος για την εγκατάσταση, επέκταση και συντήρηση συστημάτων ελέγχου του δικτύου επικοινωνιών του Πολυτεχνείου Κρήτης.

Υπεύθυνος για την σχεδίαση και υλοποίηση υπηρεσιών σχετικών με τη διαχείριση του δικτύου επικοινωνιών του Πολυτεχνείου Κρήτης.

EMS SATELLITE NETWORKS.

05/2003 –12/2005

Software Engineer, II

Υπεύθυνος για το in-house Integration and Testing (I&T) προϊόντων Gateway.

- Υπεύθυνος ανάπτυξης της πλατφόρμας RLSS Simulator, που χρησιμοποιείται κατά την διάρκεια διαφόρων in-house system integration.
- Μέλος της ομάδας I&T για μονάδες Performance Enhancing Proxies (PEP).
- Μέλος της ομάδας I&T για μονάδες Central Management System (CMS).
- Υπεύθυνος πιστοποίησης DVB-RCS Gateway ως πλατφόρμα παροχής υπηρεσιών VoIP.
- Υπεύθυνος παροχής on-site customer support για ένα αριθμό DVB-RCS πελατών (SES Astra, Hellenic Aerospace Industries, JSAT, ALCATEL).

EMS TECHNOLOGIES CANADA LIMITED.**01/2000 – 05/2003****Software Engineer, II**

Μέλος της ομάδας ανάπτυξης του RLSS Manager, ενός συστήματος με λειτουργίες monitoring και controlling, υποσυστημάτων Return Link (RLSS).

- Μέλος της ομάδας σχεδιασμού και ανάπτυξης εφαρμογών βασισμένων στην πλατφόρμα HP-Openview για την μονάδα RLSS Manager.
- Υπεύθυνος για τη σχεδίαση και ανάπτυξη Java native interface (JNI) βιβλιοθηκών.
- Μέλος της ομάδας ανάπτυξης Java GUI για την μονάδα RLSS Manager..

Μέλος της ομάδας ανάπτυξης λογισμικού για το RLSS υποσύστημα.

- Υπεύθυνος για τη σχεδίαση και ανάπτυξη του λογισμικού για την υπηρεσία OA&M του υποσυστήματος RLSS. Η υπηρεσία OA&M είναι υπεύθυνη για την αρχικοποίηση του συστήματος, τον συγχρονισμό των επιμέρους υποσυστημάτων, την προστασία και αντιμετώπιση σφαλμάτων κλπ. Το λογισμικό αναπτύχθηκε σε Power-PC boards σε λειτουργικό περιβάλλον VxWorks.
- Υπεύθυνος για την σχεδίαση και ανάπτυξη της λειτουργίας πρωτοκόλλου SNMP για το υποσύστημα Return Link..
- Υπεύθυνος για την ανάπτυξη της σχετικής με το υποσύστημα Return Link, management information base (MIB).
- Υπεύθυνος ανάπτυξης λογισμικού κατά την ενσωμάτωση της μονάδας Optical Bypass (OBS) στο υποσύστημα Return Link.

SPAR SPACE SYSTEMS LIMITED.**05/1998 – 12/1999****Software Engineer, I**

Μέλος της ομάδας ανάπτυξης λογισμικού για το RLSS υποσύστημα. κατά την δοκιμαστική φάση ανάπτυξης του.

- Υπεύθυνος για τη σχεδίαση και ανάπτυξη του λογισμικού για την υπηρεσία OA&M του υποσυστήματος RLSS.
- Υπεύθυνος για την σχεδίαση και ανάπτυξη της λειτουργίας πρωτοκόλλου SNMP για το υποσύστημα Return Link.
- Υπεύθυνος για την ανάπτυξη της σχετικής με το υποσύστημα Return Link, management information base (MIB).

Systems Engineer, I

Υπεύθυνος για την εκπόνηση μελετών σε ένα ευρύ θεματικό φάσμα κατά την διάρκεια της δοκιμαστικής ανάπτυξης του Advanced Satellite Communications (ADVSATCOM) project.

- Analysis of the Uplink Power Control (ULPC) scheme.
- Analysis of the carrier frequency stability
- Analysis of the frequency acquisition performance as a function of Eb/No and the number of trial transmissions needed.

CONCORDIA UNIVERSITY.

01/1996 – 03/1998

Research Assistant

Μελέτη μεθόδων διόρθωσης σφαλμάτων κατά την μετάδοση βίντεο διαμέσου ασυρμάτων δικτύων.

Εκπαίδευση***M.A.Sc in Electrical Engineering***

Concordia University Montréal Québec.

01/1996 – 04/1998

Δημοσιεύσεις:

- COMBINED ERROR DETECTION AND ERROR CONCEALMENT FOR MPEG-2 OVER ATM NETWORKS
Canadian Conference on Electrical and Computer Engineering (CCECE), May 1998.
- Syntax Based Error Concealment
ISCAS 1999, International Symposium on Circuits and Systems.
- SYNTAX AND DISCONTINUITY BASED ERROR CONCEALMENT
CSELT 2000, Multimedia and Video Services.

Bachelor in Software Engineering

Εθνικό Μετσόβειο Πολυτεχνείο, Τμήμα Ηλ. Μηχανικών, Τομέας Πληροφορικής

1993

Τεχνικές γνώσεις

Basics	UNIX/Linux FreeBSD, GNU tool chain, Windows, MS Office
Languages and Environments	VxWorks, Perl, Shell scripting, C/C++ (MS Visual Studio), Java (NetBeans), HTML, PHP, XML, HP-Openview, SQL.
Networking/Protocols	TCP/IP, ATM, DVB-RCS, VoIP, MPEG2, Ethernet, PCI/CompactPCI
Hardware	PowerPC, Sun Stations, x86 Servers
Tools	Doors, Version Control, Rational Rose.

Διάφορα

Πιστοποίηση για εργασία σε περιβάλλον με ελεγχόμενα υλικά (controlled materials)
 Πιστοποίηση για εργασία σε διαβαθμισμένο περιβάλλον (CGRP-PIMC/TAA & ITAR)
 Πιστοποίηση Fujikura SpliceMate fiber fusion splicer.
 Τακτικό μέλος του Τεχνικού Επιμελητηρίου της Ελλάδος (ΤΕΕ)
 Τακτικό μέλος του IEEE